



به نام ایزد دانا
(کاربرگ طرح درس)

تاریخ به روز رسانی:

نیمسال دوم سال تحصیلی ۹۷-۹۸

دانشکده مهندسی برق و کامپیوتر

نام درس		فارسی: مدارهای پالس و دیجیتال لاتین: Pulse Circuits and Digital	تعداد واحد: نظری ۳ پیش نیازها و هم نیازها:	مقطع: کارشناسی <input checked="" type="checkbox"/> کارشناسی ارشد <input type="checkbox"/> دکتری <input type="checkbox"/>
مدرس: علی اصغر اروجی		شماره تلفن اتاق: ۰۲۳۳۳۳۸۳۹۹۶		
پست الکترونیکی: aliaorouji@semnan.ac.ir		منزلگاه اینترنتی:		
برنامه تدریس در هفته و شماره کلاس:				
اهداف درس: آشنایی با تحلیل و طراحی مدارهای الکترونیکی شکل دهنده و مولد پالس و دیجیتال				
امکانات آموزشی مورد نیاز:				
نحوه ارزشیابی	فعالیت‌های کلاسی و آموزشی	ارزشیابی مستمر (کوئیز)	امتحان میان ترم	امتحان پایان ترم
درصد نمره	۷/۵	۷/۵	۳۵	۵۰
منابع و مآخذ درس		تکنیک پالس انتشارت بنفام علی اصغر اروجی		

بودجه بندی درس

شماره هفته آموزشی	مبحث	توضیحات
۱	پاسخ مدارهای خطی به ورودی پالس	
۲	پاسخ مدارهای خطی به ورودی پالس	
۳	پاسخ مدارهای غیر خطی به ورودی پالس	
۴	سوئیچ ولتاژ خطی	
۵	سوئیچ ولتاژ خطی	
۶	سوئیچ ولتاژ خطی	
۷	مبانی مولتی ویبراتورها	
۸	مولتی ویبراتورها دو حالتی	
۹	مولتی ویبراتورها یک حالتی	
۱۰	مولتی ویبراتورها نوسانی	
۱۱	کاربرد تقویت کننده های عملیاتی در پالس	
۱۲	کاربرد تقویت کننده های عملیاتی در پالس	
۱۳	آی سی زمان سنج	
۱۴	آی سی زمان سنج	
۱۵	کاربرد گیت های منطقی در پالس	
۱۶	کاربرد گیت های منطقی در پالس	